

José Luis Avendaño Jorquera, Ing

Ing. Civil Electrónico, U Técnica Federico Santa María (2011)

e-mail: javendanhoj@gmail.com

Cel.: 89331542

## **RESUMEN DE EXPERIENCIA**

Ingeniero de proyectos Titulado de la carrera de Ingeniería Civil Electrónica mención instrumentación y submención electrónica de potencia. Posee 1 año y medio de experiencia como ingeniero de proyectos trabajando en el área automatización robótica en la empresa CAINSA y actualmente se desarrolla como Ingeniero de proyectos Mineros de instrumentación y control en la empresa INGENALSE.

## **CURRICULUM VITAE**

Nacionalidad: Chilena

Fecha de Nacimiento: 18 de diciembre de 1986

Estado Civil: Soltero

C.I./RUN: 16.455.663-8

Rol Colegio de Ingenieros: 26811-9

Dirección: Catedral 1582, Santiago Centro; Santiago.

Título: Ingeniero Civil Electrónico, Universidad Técnica Federico Santa María, 2011.

Grados: Licenciado en Ciencias de la Ingeniería, 2008.

Licencias: Conducción clase B.

## **EXPERIENCIA LABORAL**

### **INGENALSE**

Noviembre 2011- Al presente

Categoría: Ingeniero de proyectos mineros

Desarrollo de proyectos de instrumentación y control en plantas concentradoras de mineral, flotación, sedimentación y filtrado de mineral. Actualmente se desempeña desarrollando proyectos mineros para Codelco (Chuquicamata y Salvador), Minera Valle Central y Anglo American (Tórtolas).

Los proyectos desarrollados y en los que se ha desempeñado son:

- Proyecto número 4501192449: “Ingeniería básica para sustentar tratamiento de 182 KTPD en planta de flotación A-0, flotación de limpieza y sistema de transporte de pulpa, en División Chuquicamata de Codelco”.
- Proyecto número 4501277567: “Ingeniería de enlace proyecto montaje de celdas 130m<sup>3</sup>, concentradora A-0, CDCh”. Este proyecto es consecuencia del anterior.
- Proyecto Up Grade espesador de concentrado 18,3m; Minera Valle Central.
- EPC para aumento de confiabilidad espesadores de concentrado Cu-Mo concentradora, División Salvador.
- Ingeniería de detalles planta de osmosis inversa, Compañía Minera Nova Ventura.

En estos proyectos se realizó la generación de documentos como Filosofía de Operación y control, Planos del tipo P&ID, de canalización, de comunicación, elementales de control, de alambrado, neumáticos, detalles de tableros, criterios de diseño y especificaciones técnicas. También se realizó la programación de PLC's AB y pantallas HMI Panel View Plus 1000.

## **CAINSA**

Julio 2010-Julio 2011

Categoría: Ingeniero de proyecto, memorista y practicante.

- Proyecto Corfo código 208-7235: “Automatización de Proceso de Soldadura en Fabricación de Componentes de Tolvas de Camiones Mineros Dispuestos en módulos para su Comercialización en el mercado Sudamericano”.
- Este proyecto se desarrollo por medio de un robot marca Fanuc modelo 120iC/10L, los Softwares asociados, una cámara de visión Basler Scout y el Software Labview.

## **CODELCO, FUNDICIÓN CALETONES DE TENIENTE**

Enero 2009-Febrero 2009

Categoría: Practicante

- El proyecto trata la instrumentación de la rueda de moldeo de ánodos de cobre de la fundición para realizar mantenimiento predictivo.

## **UNIVERSIDAD TÉCNICA FEDERICO SANTA MARÍA**

Diciembre 2009- Enero 2010

Categoría: Practicante de laboratorio

- Practicante en el laboratorio de investigación de electrónica de potencia, “POWERLAB”. Las tareas a realizar son control predictivo sobre motores de inducción doblemente excitados accionados con convertidores matriciales.

## **EXPERIENCIA DOCENTE Y ÁREA SOCIALES**

### **UNIVERSIDAD TÉCNICA FEDERICO SANTA MARÍA**

Asignatura: Matemáticas 022

Período: Primer semestre 2006

Contenidos: La integral, aplicaciones geométricas y físicas, coordenadas especiales, sucesiones y series, sistemas de ecuaciones lineales, Espacios Vectoriales y secciones cónicas.

Asignatura: Electrónica A

Período: Segundo semestre 2008

Contenidos: Análisis de circuitos con diodos en características no lineal y lineal, Transistores BJT, JFET y MOSFET para aplicaciones en circuitos analógicos, polarización y estabilidad de circuitos, análisis de circuitos de pequeña señal en frecuencias medias, análisis de circuitos multietapas transistorizados en frecuencias medias.

Asignatura: Electrónica B

Período: Primer semestre 2008 y 2009

Contenidos: Introducción a los amplificadores operacionales, análisis y diseño de filtros activos, análisis del temporizador 555, Transistores de efecto de campo (FET).

Asignatura: Laboratorio de procesos industriales

Período: Primer y segundo semestre 2010

Contenidos: Dar conocer y exponer un problema simple que incluya un PLC, con sensores Switch y válvulas oleo hidráulicas. Otra problemática es integrar un PLC con un robot Kuka para un sistema de paletizado en una correa transportadora.

### **UN TECHO PARA CHILE (UTPCH)**

ABRIL 2010

Voluntariado universitario en la comuna de Requinoa en el proyecto de levantamiento de media aguas para familias de escasos recursos que perdieron su vivienda con el terremoto.

## OTROS ESTUDIOS

“Nivelación de Inglés oral, lectura y escrito en el Wall Street Institute” Nivel Medio.

## TECNOLOGÍAS

Uso intermedio de herramientas Windows XP, 7, Office 2007 y 2010, Mathematicas, Matlab. Latex y ubuntu nivel usuario. Autocad, Inventor y Mathcad nivel usuario. Programación de PLC's marca Allen Bradley en su interfaz de programación RS-Logix 500 y RS-Logix 5000 y respectivas Interfaces HMI con Factory Talk ME y Software Simatic para PLC's Siemens. Programación de Robots Fanuc por Teach Pendant, Roboguide e interacción con programa Labview a través de comandos ActiveX.

Actividades de interés: hacer deportes como fútbol, baby fútbol, atletismo. buceo, cine y escuchar música.

## REFERENCIAS

Nibaldo Apablaza Sáez                      Coordinador Cont. Aut. Naves Superintendencia Mant. Fundición  
Caletones, División el Teniente.

Fono: (072) - 29-5532 - 29-5272

[napablaz@codelco.cl](mailto:napablaz@codelco.cl)

Eduardo Vásquez H.                      Gerente Ingeniería y Diseño de CAINSA

Fono: (02) – 5892793

[evasquez@cainsa.cl](mailto:evasquez@cainsa.cl)

Maximiano López                      Técnico en Electrónica, CIMA-UTFSM  
Av. España #1680, Valparaiso, Chile

Fono: [+56 032 2654711](tel:+560322654711)

Celular: [+56 9 82570721](tel:+56982570721)

[maximiano.lopez@usm.cl](mailto:maximiano.lopez@usm.cl)

- Disponibilidad para trabajar en otra ciudad del país al finalizar el proceso de selección.

Aspiraciones personales:

Fortalecer mis capacidades técnicas y administrativas orientadas al negocio minero, además de realizar un perfeccionamiento continuo en mi área y con ambas a futuro contribuir al crecimiento de la empresa y del país.

Renta Líquida: 1.300.000.- Conversable.